## ⑲ 日本国特許庁(JP)

⑩特許出願公開

#### ⑫ 公 開 特 許 公 報 (A) 平4-40456

®Int. Cl. 5

識別記号

广内整理番号

❸公開 平成 4年(1992) 2月10日

G 03 F 1/08 H 01 L 21/027

Α 7369-2H

7352-4M H 01 L 21/30

301

審査請求 未請求 請求項の数 1 (全4頁)

会発明の名称

フオトマスクの製造方法

204年 願 平2-147846

**20出 顧 平2(1990)6月6日** 

岩下 @発 明 者

雅 文

大阪府門真市大字門真1006番地 松下電子工業株式会社内

勿出 願 人 松下電子工業株式会社 大阪府門真市大字門真1006番地

00代 理 人 弁理士 栗野 重孝 外1名

1、発明の名称

フォトマスクの製造方法

2、特許請求の範囲

ポジレジストをマスクブランクス上に堕布した 後、マスクプランクスの端面から一定の幅でポジ レジストに餌光を行ない、前記餌光部分をパター ン形成のための露光部分と同時に現像、エッチン グするフォトマスクの製造方法。

3、発明の詳細な説明

産業上の利用分野

本発明は、フォトマスクの製造方法とくに半導 体の製作に利用されるものに関する。

従来の技術

従来、この種のフォトマスクは、マスクブラン クス上にポジレジストを塗布した後、パターン形 成のために電子ビーム露光を行ない、その後、現 像、エッチングして製造されていた。

第 4 図 (a) ~ 第 4 図 (c) に 従来の フォトマスク の 製 造方法を示す。第4図(a)に示すように、ガラス基

板4上にクロム層3を蒸着あるいはスパッタ法で 形成したマスクブランクスにポジレジスト2を塗 布し、電子ピーム1を照射した後現像すると第4 図(b)に示すようにレジストパターン部分 5 ができ る。これをエッチング液でエッチングすると、第 4 図(c)のように電子線照射部分のクロム層 3 が除 去されクロムパターン部分6が生成する。

第5図回は、上記のようにしてつくられた従来 のネガマスクの平面図、第5図(b)は同側面図であ る。第5図において、ガラス基板4の上にクロム 3があり、クロムバターン部分 6 が形成されてい

従来のネガマスクは、上記のようにパターン面 のみ電子ビーム電光して製造されていた。

発明が解決しようとする課題

このような従来の構成では、フォトマスクの端 面部分もクロム膜が形成されたままであるので、 パターン形成後にフォトマスクを搬送すると、 フォトマスクの端面部分と搬送系との摩擦により クロムが剥がれ、ダストとなりフォトマスクに付

着して欠陥を生ずる可能性がある。またパターン 形成時にレジストが増固部分にも塗布されている ので、フォトマスクの搬送時にレジストが搬送系 に付着し、ダストが発生しやすくなり、フォトマ スクの欠陥となる問題点を有していた。

本発明は、このような課題を解決するもので、フォトマスクの製造過程において、レジストが搬送系に付着することのない製造方法、およびマスクの靖面部分のクロムが剥離することのないフォトマスクを提供することを目的とするものである。

課題を解決するための手段

この目的を遠成するために本発明のフォトマスクの製造方法は、マスクブランクス上にポジレジストを弦布した後、ポジレジストにマスクブランクスの端面から撒送系のチャック部に相当する一定の幅で電子ビーム露光を行ない、現像、エッチングして蛸面部のクロム層を除去するものである。

作用

- 3 -

クスの端面から一定の幅 L でポジレジスト 2 に電子ビーム露光を行なう。

なお、露光は電子ビームに限定されるものでは なく、紫外線などの光を用いてもよい。

発明の効果

以上の実施例の説明からも明らかなように、本発明の製造方法によれば、マスク周辺の露光部分のレジストとクロムを除去し、現像後の製造過程

この手段によってマスクブランクスの増面から 徴送系のチャック部に相当する一定の幅で電子 ビーム鮮光した部分は、現像によりレジストが除 去され、エッチングによりクロムが除去されるの で、現像後の製造過程でレジストやクロムのダス トの発生をなくすことができる。

寒旋例

本発明の一実施例を図面を用いて説明する。 第 1 図 (a) ~ 第 1 図 (c) に本発明の一実施例のフォトマスクの工程順断面図を示す。

第1 図(a) に示すように、ガラス基板 4 上にクロム 番3 を蒸り 法あるいは、スパッタ 法で形成したマスクブランクスにポツレツスト 2 を塗布した 概子ビーム 1 を照射した後現像すると第1 図(b) に示すようにレジストパターン部分 5 ができる。これをエッチングすると第1 図(c) のように 電子線 知射部分のクロム層 3 が除去され、クロムパターン部分6 が生成する。ここでマスクブンラクス 8 上にポツレツスト 2 を塗布した後、パターン形成用の電子ビーム 1 による露光と同時に、マスクブラ

- 4 -

で搬送系との摩擦によるレジストやクロムのダストの発生をなくすことができる。 その結果、 ダスト の付着が原因で発生するマスクの欠陥を少なくすることができるという効果が得られる。

4、図面の簡単な説明

第1図(a)~(c)は本発明の製造方法の一実施例の製造工程を示すフォトマスクの断面図、第2図は本実施例の平面図、第3図(a)、(b)はそれぞれ平面図および断面図、第4図(a)~(c)は従来の製造工程を示す断面図、第5図(a)、(b)はそれぞれ従来技術を説明するためのフォトマスクの平面図と断面図である。

1 … …電子ビーム、2 … … ポジレジスト、3 … … クロム層、4 … … ガラス基板、5 … … レジストパターン部分、6 … … クロムパターン部分、7 … … クロム層除去部。

代理人の氏名 弁理士 栗野重孝 ほか1名

第 2 図

1 … 電子 t ー ム
2 … ボジレゾスト
3 … フロム
4 … ガラス基板
5 … レジストパワーン部分
6 … フロムパワーの部分
7 … フロム 機株大都 8 … マスフブランクス

「な)

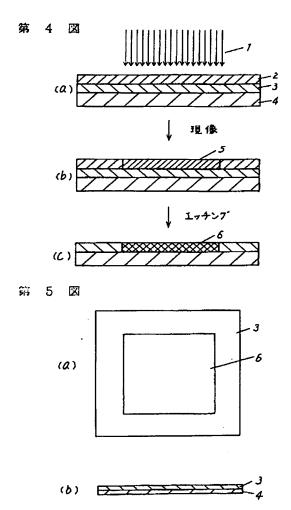
現 像

(な)

エッチンブ

(C)

40 m



# PATENT ABSTRACTS OF JAPAN

(11)Publication number:

04-040456

(43) Date of publication of application: 10.02.1992

(51)Int.CI.

G03F 1/08/ H01L 21/027

(21)Application number: 02-147846

(71)Applicant: MATSUSHITA ELECTRON CORP

(22)Date of filing:

06.06.1990

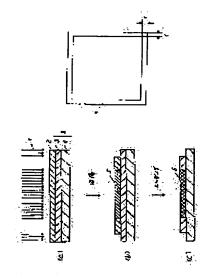
(72)Inventor: IWASHITA MASAFUMI

## (54) MANUFACTURE OF PHOTOMASK

## (57)Abstract:

PURPOSE: To prevent occurrence of dust from a resist and chromium in manufacture processes after development by exposing a positive resist in a specified width from the border of the mask blank after coating it with the resist, and developing this exposed part together with the exposed part for patterning and etching them.

CONSTITUTION: The mask blank 8 obtained by forming a chromium layer 3 on a glass substrate 4 is coated with the positive resist 2, the constant width L from the border of the blank is exposed to electron beams 1 at the same time of exposing for patterning, and the resist pattern 5 is formed by development 9, and the exposed resist part 6 of the circumference of the mask is removed by the development and etching 10, and likewise the chromium part 7 on the circumference of the mask is removed, thus permitting occurrence of dust due to friction of the resist and chromium with a conveying system in the following manufacturing processes to be prevented.



### **LEGAL STATUS**

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]